

IDE Pin #	IDE Signal	Passthrough	Notes
1	/RESET	Y	
2	GND	Y	
3	DD7	Y	
4	DD8	Y	
5	DD6	Y	
6	DD9	Y	
7	DD5	Y	
8	DD10	Y	
9	DD4	Y	
10	DD11	Y	
11	DD3	Y	
12	DD12	Y	
13	DD2	Y	
14	DD13	Y	
15	DD1	Y	
16	DD14	Y	
17	DD0	Y	
18	DD15	Y	
19	GND	Y	
20	KEY	N	goes nowhere
21	DMARQ	N	goes nowhere
22	GND	Y	
23	/DIOW	Y	
24	GND	Y	
25	/DIOR	Y	
26	GND	Y	
27	IORDY	N	goes nowhere
28	SPSYNC:CSEL	N	goes nowhere
29	/DMACK	N	goes nowhere
30	GND	Y	
31	INTRQ	Y	
32	/IOCS16	N	goes nowhere
33	DA1	Y	
34	PDIAG	Y	
35	DA0	Y	
36	DA2	Y	
37	/IDE_CS0	Y	
38	/IDE_CS1	Y	
39	/ACTIVE	Y	
40	GND	Y	
41	+5VL	Y	
42	+5VM	Y	
43	GND	Y	
44	/TYPE	N	goes nowhere

CPLD Pin #	CPLD Signal	IDE Pin #	Notes
1	Input/GCLRn	N/C	
2	Input/OE2/(GCLK2)	N/C	
3	VCC	41	VCC
4	I/O	1	/RESET
5	I/O	5	DD6
6	I/O	9	DD4
7	I/O/(TDI)	11	DD3
8	I/O	13	DD2
9	I/O	15	DD1
10	GND	43	GND
11	I/O	17	DD0
12	I/O	N/C	
13	I/O/(TMS)	N/C	
14	I/O	25	/DIOR
15	VCC	41	VCC
16	I/O	33	DA1
17	I/O	34	PDIAG
18	I/O	35	DA0
19	I/O	36	DA2
20	I/O	37	/IDE_CS0
21	I/O	38	/IDE_CS1
22	GND	43	GND
23	VCC	41	VCC
24	I/O	39	/ACTIVE
25	I/O	N/C	
26	I/O	N/C	
27	I/O	N/C	
28	I/O	N/C	
29	I/O	N/C	
30	GND	43	GND
31	I/O	N/C	
32	I/O/(TCK)	N/C	
33	I/O	N/C	
34	I/O	N/C	
35	VCC	41	VCC
36	I/O	N/C	
37	I/O	N/C	
38	I/O/(TDO)	N/C	
39	I/O	N/C	
40	I/O	N/C	
41	I/O	N/C	
42	GND	43	GND
43	Input/GCLK1	23	/DIOW
44	Input/OE1	N/C	